2025학년도 ECE 대학원 집적회로/시스템 교과목 트랙 (안)
(Department of Electrical and Computer Engineering)

	1단계	2단계	3단계	4단계
집적회로/시스템 영역	ECE5005/ 디지털 VLSI 설계 (ECE5005, 강진구)	ECE6041/고속 인터페이스회로설계 (강진구) En	ECE7083/ 메모리회로 설계 (서영교) En	
	ECE5008/ RF 무선통신 집적회로 (ECE5008, 변경수) En	ECE6043/SoC 구조 (이한호) En	ECE/ 저전력 및 PIM 시스템 설계 (서영교) En	
	ECE5018/ 아날로그 VLSI 설계 (박인호)	ECE7105/ 고속 메모리 인터커넥트 집적회로 (변경수) En	멀티미디어 시스템 온 칩 설계	
	ECE5019/ 디지털신호처리 VLSI 설계 (이한호)	전력관리회로 설계 (박인호)		
	ECE5029/ 고급합성 및 FPGA 프로그래밍 기초 (최영규) En	ECE6085/연산증폭기 및 아날로그 필터 설계 (전재훈)		
		ECE6042/미래형차량용반도체를 위한 연산증폭기 설계 (전재훈)		

인하대학교
INHA UNIVERSITY