

인재추천 의뢰서

회사명 : (주)실리콘아츠 (서울시 강남구 테헤란로33길 13-3 EMC타워 9 층)

홈페이지 : <https://www.siliconarts.com>

당사는 실시간 Ray Tracing GPU 기술의 선도기업으로 실시간 Ray Tracing H/W 개발기술에 대한 원천특허를 보유하고 있습니다. 실시간 Ray Tracing GPU 기술은 최근 스마트폰을 포함한 모바일 기기의 3D 콘텐츠 적용이 확대되고 보다 더 정교하고 실감 효과가 나타나는 고품질 콘텐츠에 대한 관심이 고조되고 있는 가운데 멀티미디어 업계에서 큰 이목을 받고 있는 분야입니다.

[접수안내]

1. 접수기간 : 6/13(월) ~ 7/31(일)
2. 제출서류 : 이력서(보유양식 또는 샘플양식 사용), 경력기술서, 포트폴리오(선택)
3. 접수방법 : 아래 이메일 접수 또는 회사주소 우편 접수 (이력서 재중 / 인사담당자 앞)
4. 전형절차 : 서류전형 → 1차면접(실무) → 2차면접(임원) → 최종합격
5. 근무조건 :
 - ① 고용형태 : 정규직(수습3개월)
 - ② 급여 : 면접 후 결정 (업계 최고대우)
 - ③ 근무시간 : 주5일(월~금), 09시~18시 (탄력근무제)
6. 문의 : 이메일 dgkim@siliconarts.com 또는 02-470-2829, (담당 김동건 이사)
7. 복리후생 : 스톡옵션, 야근수당, 휴일수당, 도서구입비, 교육비, 경조휴가, 성과급

[모집부문 : (1) S/W Engineer]

[공통요건]

- 학력 : 대졸 이상 (4년)
- 나이/성별 : 무관
- 전공 : 전기/전자공학, 컴퓨터/시스템공학, 공학계열
- 원활한 의사소통 및 커뮤니케이션 능력의 소유자
- 영어 가능자 (외국인 엔지니어와의 업무적 의사소통 가능자)

① Embedded S/W Engineer 0 명

[담당업무]

- Embedded S/W (driver/firmware/boot 등) 개발
- Video Encoder / Decoder / Display / HDMI driver & SDK 개발
- FPGA / ASIC verification

[지원자격]

- 대졸 이상 (4년), 관련 분야 개발 경험 2년 이상
- C / C++ 프로그램 개발 가능자

[우대사항]

- Toolchain 기반 build system 구축 경험
- ARM / MIPS / RISC-V 기반 개발 경험
- 반도체 Chip 관련 S/W 개발 경험

② AI/Metaverse S/W Engineer 0 명

[담당업무]

- AI / Metaverse S/W 개발 (3D engine 연동 plugin)
- 최신 기술 분석 및 제품 적용을 위한 최적화 방법 연구

[지원자격]

- 대졸 이상 (4년), 관련 분야 개발 경험 2년 이상
- CNN / RNN / DNN / DBN 등 딥러닝 이론 및 알고리즘 경험자
- 딥러닝 프레임워크 (Onnx, Caffe, CNTK, TensorFlow, Theano, Torch, MXnet, Chainer, Keras) 사용 가능자

[우대사항]

- GPU 프로그램 개발 경험자
- 메타버스 플랫폼 기반 App 제작 경험 (유니티/언리얼 기반)
- 임베디드 시스템 환경 개발 경험
- C / C++ 또는 C# 응용프로그램 개발 가능자

③ S/W Development Engineer 0 명

[담당업무]

- 표준 기반 GPU SW & algorithm 및 최신 GPU 기술 분석
- 응용 어플리케이션 개발 (Video conferencing, Media framework, 3D engine 연동 plugin 등)

[지원자격]

- 대졸 이상 (4년), 관련 분야 개발 경험 2년 이상 (신입 지원가능)
- C / C++ 또는 C# 응용프로그램 개발 가능자
- API 설계 및 구현 개발 경험자

[우대사항]

- GPU API(SDK) 기반 관련 개발 경험자 (OpenGL, DirectX, Vulkan, CUDA, 또는 OpenCL)
- GLSL, HLSL, SPIR-V shader program 개발 경험
- 임베디드 시스템 환경 개발 경험
- 반도체 Chip 관련 S/W 개발 경험
- Opensource/SDK 기반 S/W 개발 경험
- 3D Engine 기반 개발 (Unity/Unreal 등) 경험

[모집부문 : (2) H/W Engineer]

[공통요건]

- 학력 : 대졸 이상 (4년)
- 나이/성별 : 무관
- 전공 : 전기/전자공학, 공학계열
- 원활한 의사소통 및 커뮤니케이션 능력의 소유자
- 영어가능자(외국인 엔지니어와의 업무적 의사소통 가능자)

① Digital Design Engineer 0 명

[담당업무]

- Verilog를 이용한 RTL 설계
- Simulation / FPGA verification

[지원자격]

- 대졸 이상 (4년), 관련 분야 개발 경험 2년 이상 (신입 지원가능)
- Verilog 사용 가능자

[우대사항]

- FPGA compile/검증 경험
- RTL synthesis 경험
- Matlab / C++ / Python 등을 통한 알고리즘 개발 경험
- Deep learning based RTL design 경험

② ASIC Design Engineer 0 명

[담당업무]

- AXI bus integration 및 동작 검증

- CPU integration 및 동작 검증

[지원자격]

- 대졸 이상 (4년), 관련 분야 개발 경험 2년 이상 (신입 지원가능)
- AXI bus protocol에 대한 이해/경험자

[우대사항]

- 다양한 Peripheral integration 및 검증 경험
- CPU generation 경험
- AXI외 NOC 등 bus 경험

끝.